



+8_V	1	+8_V	P1
x+18_V	2	+16_V	
XRDY	3	XRDY	
VI_0	4	VIO*	
VI_1	5	VI1*	
VI_2	6	VI2*	
VI_3	7	VI3*	
VI_4	8	VI4*	
VI_5	9	VI5*	
VI_6	10	VI6*	
VI_7	11	VI7*	
pin_12	12	NM1*	
pin_13	13	PWRFAIL*	
pin_14	14	TMA3*	
pin_15	15	A18	
pin_16	16	A16	
pin_17	17	A17	
/STADSB	18	SDSB*	
/CCDSB	19	CDSB*	
UNPROT(T5)	20	O_V1	
SS	21	NDEF1	
/ADDSB	22	ADSB*	
/DODSB	23	DODSB*	
phI2	24	PHI	
phI1	25	pSTVAL*	
PHLDA	26	pHLDA	
PWAIT	27	pWAIT	
PINTE	28	RFU_2	
A5	29	A5	
A4	30	A4	
A3	31	A3	
A15	32	A15	
A12	33	A12	
A9	34	A9	
DO4	35	DO1_ED1	
DO0	36	DO0_ED0	
A10	37	A10	
DO4	38	DO4_ED4	
DO5	39	DO5_ED5	
DO6	40	DO6_ED6	
D12	41	D12_OD2	
D13	42	D13_OD3	
D17	43	D17_OD7	
SMA	44	sM1	
SOUT	45	sOUT	
SINP	46	sINP	
SMEMR	47	sMEMR	
SHLTA	48	sHLTA	
/CLOCK	49	CLOCK	
GND	50	O_V2	
+8_V	51	+8_V	
x-16_V	52	-16_V	
/SSW_DSBL	53	O_V3	
/EXTCLR	54	SLAVE_CLR*	
RTC(---)	55	A10	
/STSTB(---)	56	TMA0*	
DIG1(---)	57	TMA1*	
FRDY(---)	58	TMA2*	
pin_59	59	sXTRQ*	
pin_60	60	A19	
pin_61	61	SIXTN*	
pin_62	62	A20	
pin_63	63	A22	
pin_64	64	A23	
pin_65	65	NDEF2	
pin_66	66	NDEF3	
---(/PHANT)	67	PHANTOM*	
MWRT	68	MWRT	
/PS(---)	69	RFU3	
PROT(GND)	70	O_V4	
RUN	71	RFU4	
PRDY	72	RDY	
/PINT	73	INT*	
/PHOLD	74	HOLD*	
/PRESET	75	RESET*	
PSYNC	76	pSYNC	
/PWR	77	pWR*	
PDBIN	78	pDBIN	
A0	79	A0	
A1	80	A1	
A2	81	A2	
A6	82	A6	
A7	83	A7	
A8	84	A8	
A13	85	A13	
A14	86	A14	
A11	87	A11	
DO2	88	DO2_ED2	
DO3	89	DO3_ED3	
DO7	90	DO7_ED7	
D14	91	D14_OD4	
D15	92	D15_OD5	
D16	93	D16_OD6	
D11	94	D11_OD1	
D10	95	D10_OD0	
SINTA	96	sINTA	
/SWO	97	sWO*	
SSTACK	98	ERROR*	
/POC	99	POC*	
GND	100	O_V5	

